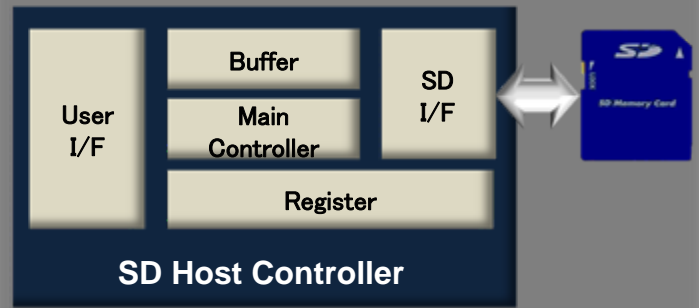


SDホストコントローラ IPコア SSQ シリーズ

SDホストコントローラIP

CPU・OSに依存しない
SDドライバサンプル提供

- システム機器開発に最適
- ASIC/FPGAに組み込み可能



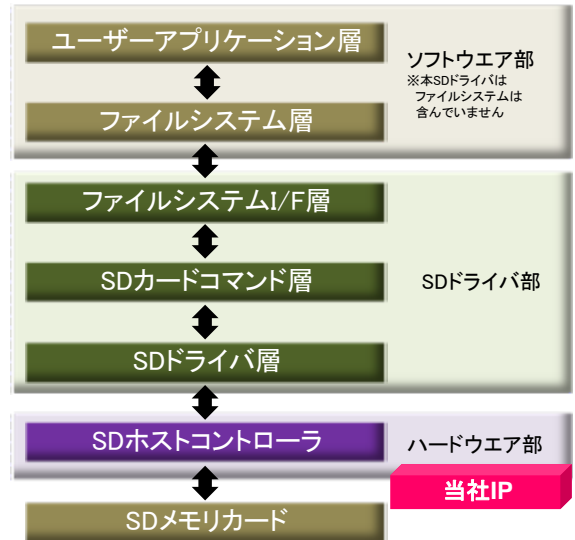
特 徴

SDホストコントローラIPコア SSQシリーズ仕様一覧

SSQシリーズ		SSQ-1000	SSQ-3000
対応規格	SD Physical Layer Specification	Ver2.00	Ver3.01
	SDIO Specification	Ver2.00	Ver2.00
	JEDEC STANDARD JESD84	B42 (8bit未対応)	B44
回路規模	LOGIC	25KG	45KG
	内部SRAM	8Kbit	8Kbit
データ入カバス	CPU	8bit/16bit/32bit	8bit/16bit/32bit
	DMA	8bit/16bit/32bit	8bit/16bit/32bit
周波数	High Speedモード 【最大50MHz】	●	●
	UHS-I モード (SDR50/SDR104/DDR50) 【最大200MHz】	×	●
転送方式	Non-DMA	●	●
	Single Operation-DMA	●	●
	Advanced-DMA	●	●
対応カード	SD (1bit/4bit)	●	●
	SDHC (1bit/4bit)	●	●
	SDXC (1bit/4bit)	×	●
	MMC (1bit/4bit)	●	●
	MMC (8bit)	×	●
	SDIO (1bit/4bit)	●	●
その他	CPRM	×	×
	SPIモード	×	×

SDドライバ (サンプル)

- SD Host Controller Standard Specification Ver3.00準拠
 - JEDEC STANDARD JESD84-B44準拠
 - SD/SDHC/SDXCカード対応 (1bit/4bit)
 - SDIOカード対応 (1bit/4bit)
 - MMCカード対応 (1bit/4bit/8bit)
 - UHS-1モード (SDR50/SDR104/DDR50) 対応 : Max 200MHz
 - 6スロットのシステムに対応
 - ANSI規格のC言語/C標準関数を使用
 - 市販のFAT32/exFATファイルシステムと組合せ
- ※本SDドライバには、ファイルシステムを含んでおりません。



応用分野

- デジタルカメラ
- 監視カメラ
- 医用機器



- 携帯電話
- PC周辺機器
- 電子楽器



- FA機器
- 家電機器



他



ご提供物

- RTL (Verilog-HDL)
- 論理合成スクリプト

- テストベクタ
- SDドライバ(サンプル)

- ドキュメント

カスタマイズ

自社開発のIPコアだからできる柔軟なサービスをご提供いたします。
是非ご相談ください。

- ご要望に合わせたIPコアカスタマイズ
- IPコアとのインターフェース設計



<http://www.shikino.co.jp>

E-mail : sales-ip@shikino.co.jp

- 大阪デザインセンター

〒532-0004

大阪府大阪市淀川区西宮原2-7-38 新大阪西浦ビル6F

TEL (06) 6150 - 7730 (代) FAX (06) 6150 - 7739