

静止画の圧縮/伸長処理を行う JPEG Baseline / Extended に準拠した
JPEG IP コア【 KJN Series 】に、FPGAデバイスでのハイパフォーマンスを実現する新製品の
KJN-F Series をラインナップ

特 徴

KJN-Fシリーズを新たにラインナップ

従来のKJN Series
との違い

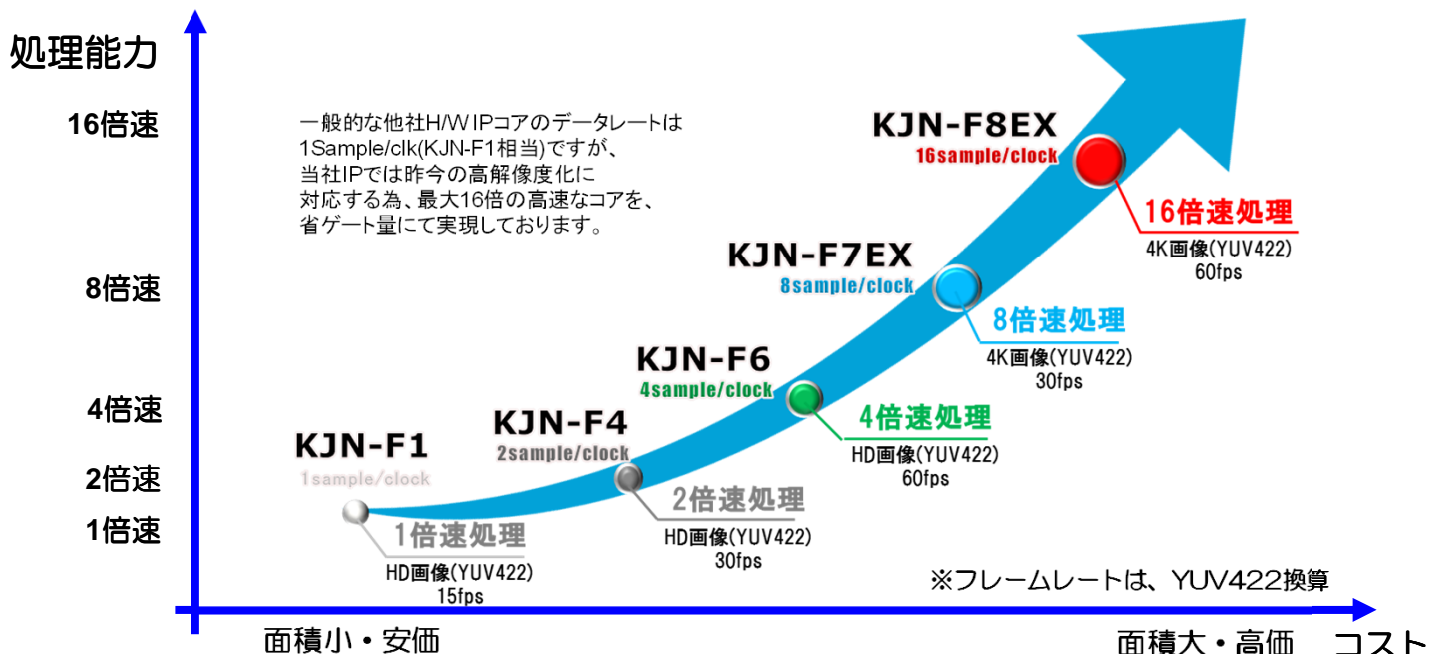
各JPEG IPコアの処理性能はそのままに、

- **回路規模を大幅に削減!!**
- **動作周波数も大幅に改善!!**

を追求しFPGA向けに新たに再設計

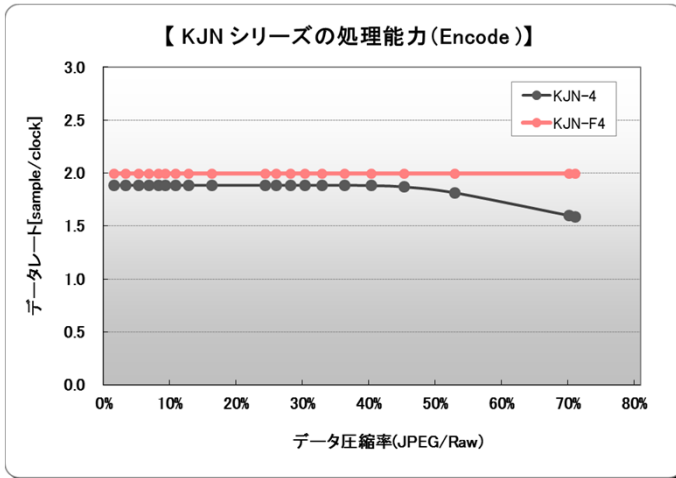
- JPEG Baseline / Extended に準拠
- KJN Seriesの当社アルゴリズムを改良し、更なる高速化かつ小規模で低消費電力を実現
- JPEG Part2 (ISO/IEC10918-2) 適合性試験を満足する演算精度
- 画像入出力方式
ブロックインターリーブ
- 画像サイズ
任意 ただし、MCU単位で割り切れるサイズ
- 処理モード、画像サイズ、DRI値等の動作モード設定は、外部CPUを介し、内部レジスタに設定
- 量子化テーブル・ハフマンテーブル
圧縮時は外部から書込み、伸長時は圧縮データからダウンロード
- マーカ
圧縮時は自動生成、伸長時は自動解読
処理対象マーカ SOI、SOF₀(Baseline)、SOF₁(Extended)、SOS、DQT、DHT、DRI、RSTm、EOI

KJN -Fシリーズラインナップ

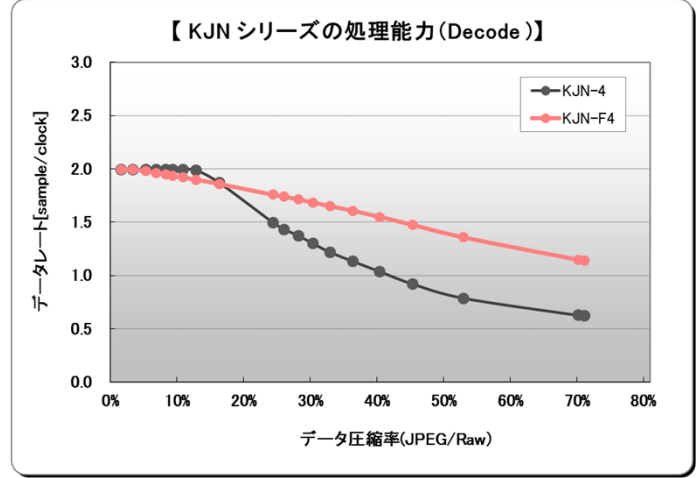


性能

圧縮処理画像データレート



伸長処理画像データレート



用途

- 放送機器
- 医療画像処理装置



- 監視システム
- 宇宙画像処理装置



- 画像転送装置
- 車載向け画像処理装置
- 他

カスタマイズ

ご要望に応じカスタマイズ

- 処理能力
- 回路削減
- 符号フォーマット
- レート制御機能・画像領域切出し機能の追加実装
- IPコア周辺回路の設計
- お客様所有IPコアとのインテグレーション



<http://www.shikino.co.jp>

E-mail : ip_sales@shikino.co.jp

- 大阪デザインセンター

〒532-0004

大阪府大阪市淀川区西宮原2-7-38 新大阪西浦ビル6F

TEL (06) 6150 - 7730 (代)

FAX (06) 6150 - 7739